

在職者向け研修のご案内

能力開発セミナー

トランジスタ回路の設計・評価技術

▶セミナーの概要

すべての電子回路のベースとなる、トランジスタを用いたアナログ回路を理解するには、自ら設計し、回路を製作し、実際の回路の動作を確認するプロセスの経験が不可欠です。本セミナーでは、回路設計に必要な素子の選定、データシートの読み方、回路定数の決め方等、トランジスタ回路を設計するためのスキルを学ぶことができます。アナログ回路の設計法を学びたい方などにおすすめです。

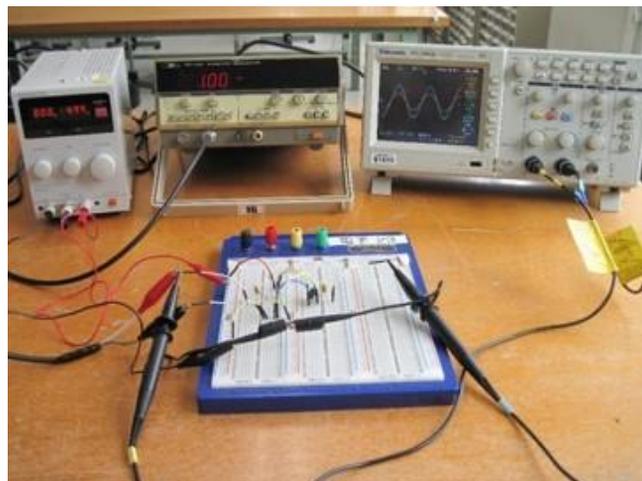
▶カリキュラム概要

1
00
目

- (1)トランジスタ概要
 - ・トランジスタの機能
 - ・トランジスタ種類
 - ・トランジスタの動き
- (2)各種回路の設計および動作確認
 - ・エミッタ接地回路
 - ・エミッタ・フォロワ回路

2
00
目

- (2)各種回路の設計および動作確認
 - ・差動増幅回路
 - ・スイッチング回路
- (3)まとめ



コース番号	TIA01
開催日	令和7年 8/5(火),6(水)
時間	9:00~16:00(合計12H)
受講料	10,000 (税込)
会場	東北職業能力開発大学校 宮城県栗原市築館字萩沢土橋26
定員	10人 ※先着順
持ち物	筆記用具、電卓
使用機材	パソコン、回路シミュレータ等

申込締切日

コース開始日の2週間前



受講のお申し込みは、受講申込書(裏面)に必要事項をご記入の上、FAXまたはメールでお送りください



お問い合わせ先

東北職業能力開発大学校 援助計画課

TEL:0228-22-6615

FAX:0228-22-2432

Mail:tohoku-college03@jeed.go.jp