

コース番号	日程および訓練時間		内 容
C3061	9/28(月),29(火)	9:15 ~16:00 (12時間)	論理回路に必要なデジタル IC のハードウェアから、組合せ論理回路、順序回路など、論理回路の設計につながる技術と知識を実習を通じて習得します。 1. 基本論理回路 2. 論理回路の設計手法 (真理値表、ブール代数、カルノー図) 3. デジタル IC の特性 4. 順序回路
定 員	10名	受 講 料	9,000 円
使用機器	電子部品、ブレットボード、計測器		
持 参 品	筆記用具		

