

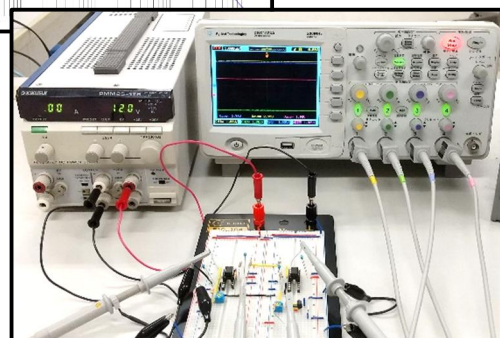
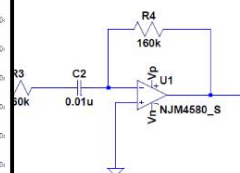
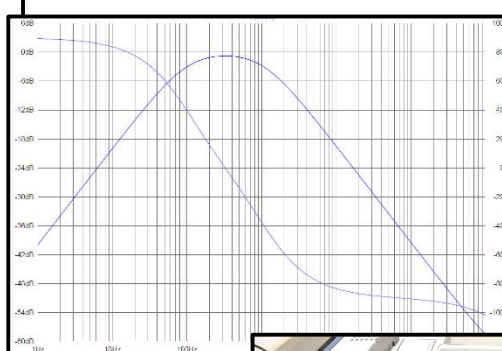
コース番号 3D181

オペアンプ回路の設計・評価技術

～アナログ回路設計を基礎から習得～

アナログ回路で信号増幅、加減算等の演算処理、およびフィルタ機能等を実現する際に、オペアンプを利用することで、簡潔に特性の優れた回路を設計・製作できます。本コースでは、オペアンプの代表的な回路について、シミュレーション操作および実回路の作成・測定を行い、オペアンプ回路の設計・評価技術を習得します。

開催日時	8月22日(土)～23日(日) [2日間] 各日9:30～16:30		
定員	10名	受講料	9,500円
		開催場所	四国職業能力開発大学校
カリキュラム	<ol style="list-style-type: none"> オペアンプの動作について シミュレーション操作実習 (1)LTSpiceによる操作 増幅回路の原理 (1)反転、非反転増幅回路の原理 ブレッドボードで実回路作成 演算回路(実習、シミュレーション) (1)加算、減算回路 (2)微分回路 (3)積分回路 コンパレータ(実習) (1)ウィンドウコンパレータ アクティブ・フィルタ回路(実習、シミュレーション) (1)ローパス、ハイパスフィルタ回路の動作原理 (2)実習、理論値との比較 オペアンプを用いた応用回路の設計・製作実習 (1)実用回路の設計・製作 		
主な使用機器	オシロスコープ、パターンジェネレータ、安定化電源、ブレッドボード、パソコン		
持参品	筆記用具		



【お問い合わせ】

四国職業能力開発大学校

〒763-0093 香川県丸亀市郡家町 3202 番地 TEL:0877-24-6298(援助計画課)

E-mail:shikoku-college03@jeed.go.jp