

オペアンプ回路の設計・評価技術

定員 10名

受講料 9,000円/名

コース番号

実施時間

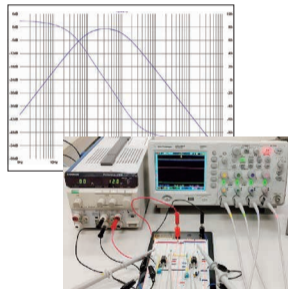
3D062

各日9:30~16:30

訓練内容

アナログ回路で信号増幅、加減算等の演算処理、フィルタ機能等を実現する際に、オペアンプを利用することで、簡潔に特性の優れた回路を設計・製作できます。本セミナーでは、実回路の作成およびシミュレーション操作を通し、オペアンプ回路の設計評価技術を習得します。シミュレーションはLTspiceを使用します。

1. オペアンプ動作原理
2. シミュレーション操作実習
3. 増幅回路
4. ブレッドボードで実回路作成
5. 演算回路
6. コンパレータ
7. フィルタ回路
8. 応用回路の設計製作実習



対象者

電子機器の回路設計・開発に従事する技能・技術者等であって、指導的・中核的な役割を担う者又はその候補者

主な使用機器

オシロスコープ、パターンジェネレータ、安定化電源、ブレッドボード、LTspice

持参品

筆記用具

オススメポイント



増幅回路やフィルタ回路、コンパレータ回路など各種オペアンプ回路設計の勘所を習得します