

デジタル回路設計技術

定員 10名

受講料 8,000円/名

コース番号

日程

実施時間

3D007

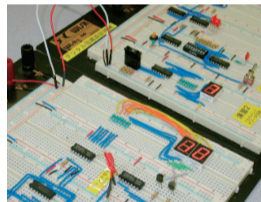
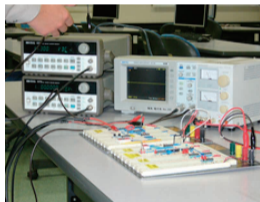
[2日間]

各日9:00～16:00

訓練内容

組み合わせ回路や順序回路の設計・製作実習をととして、デジタル回路設計技術を習得します。

1. 論理代数と論理回路
2. デジタル回路のハードウェア
3. 組み合わせ論理回路
4. 順序回路
5. 総合実習



対象者

計測制御システムの業務に従事する技能・技術者等であって、指導的・中核的な役割を担う者又はその候補者

主な使用機器

オシロスコープ、パルス発信機、安定化電源装置、各種ロジックIC

持参品

筆記用具

オススメポイント



ステップ1：FPGA開発へ向けて汎用デジタルICを用いたデジタル回路設計の基礎を習得します。