

New オペアンプ回路の設計・評価技術

定員 10名

受講料 9,500円/名

コース番号

日程

実施時間

3D005

[2日間]

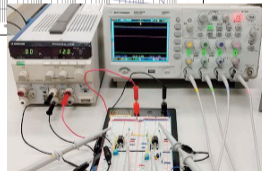
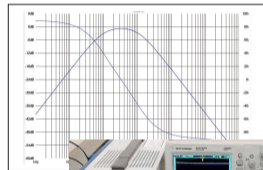
各日9:00~16:00

訓練内容

アナログ電子回路で信号増幅、演算、フィルタ等を製作する際に、オペアンプを活用することで、より特性の優れた回路製作が可能となります。本セミナーでは、シミュレーションおよび実回路の作成を通し、オペアンプ回路の設計・評価技術を習得します。

シミュレーションには、LTspiceを使用します。

1. オペアンプ動作
2. シミュレーション操作実習
3. 増幅回路
4. ブレッドボードで実回路作成
5. 演算回路
6. コンパレータ
7. フィルタ回路
8. 応用回路



対象者

電子機器の回路設計・開発に従事する技能・技術者等であって、指導的・中核的な役割を担う者又はその候補者

主な使用機器

オシロスコープ、パターンジェネレータ、安定化電源、ブレッドボード、LTspice

持参品

筆記用具

オススメポイント



増幅回路やフィルタ回路、コンパレータ回路など各種オペアンプ回路設計の勘所を習得します。