

# 電子回路エンジニア科

社会人基礎講習付 定員 12名 訓練期間 7カ月 開始月 4月、7月、10月、1月



▼ こんな人材を育成しています ▼

## 訓練目標

非常に多くの分野で電子産業の基礎技術として使用されている電子回路技術（アナログ回路・デジタル回路）、電子機器組み立ての技術、及びマイコン周辺を制御するアセンブラプログラム開発に関する技能と技術を習得します。



## カリキュラム内容



1カ月毎の訓練によって習得する具体的な内容を以下に整理しました。一つの目安として参考にしてください。



### 1. デジタル回路技術

デジタル回路とHDL（ハードウェア記述言語）によるデジタル回路設計に必要な技能・技術を習得します。

### 2. マイコンアセンブリ言語プログラム開発技術

マイコン周辺のハードウェアとアセンブリ言語、及びHDLと組み合わせた制御プログラム開発に必要な技能・技術を習得します。

### 3. 電子機器組立技術

電子機器の基盤設計から組み立てまでの一連の工程作業に関する必要な技能・技術を習得します。

### 4. アナログ回路技術（回路技術、シミュレーション）

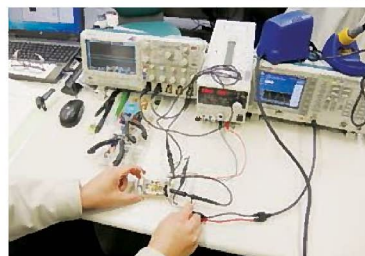
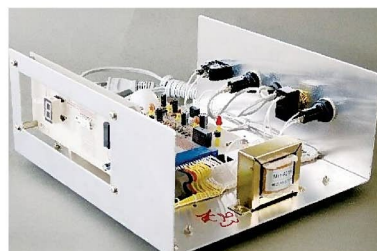
アナログ回路の設計・製作、シミュレーションに必要な技能・技術を習得します。

### 5. アナログ回路技術（理論、パワーアンプ回路技術）

省エネ化の基盤となるパワー・エレクトロニクスの回路理論、パワーアンプや電源回路に必要な技能・技術を習得します。

### 6. アナログ回路応用技術（無線通信技術）

アナログ-デジタル信号変換に不可欠な信号変調回路技術における変調技術、音響技術に関する必要な技能・技術を習得します。



## このような人に向いています



ほとんどの方が初心者です。ものづくりをやりたいという強い意志、いろいろな方と笑顔で接するコミュニケーション能力があれば十分です。また電子回路製作実習が多くあるため手先の器用さや、細かなことでも丁寧にやり遂げる意欲が重要になります。

★ 訓練中に取得できる資格 ● 任意に取得する資格

★ なし

- ITパスポート ● 基本情報技術者試験
- デジタル技術検定試験 ● ラジオ・音響技能検定
- 技能検定 電子機器組立て（電子機器組立て作業）

修了後に期待される仕事内容

アナログ回路設計技術者、デジタル回路設計技術者

就職率  
【平成25年度】

100%

常用就職率  
【平成25年度】

62.5%