

在職者訓練コースのご案内

オペアンプ回路の設計・評価技術 ～フィルタ設計回路～

こんな方にオススメです

- ・ オペアンプを使った回路設計を学びたい
- ・ フィルタ回路の設計原理を体系的に理解したい
- ・ アナログ回路の“評価力”を身につけたい

アナログ回路設計において最も重要なテーマの一つが、信号の加工と制御です。ノイズを除去し、必要な周波数だけを取り出す、その中核を担うのがフィルタ回路です。

本セミナーでは、オペアンプの基本特性からスタートし、微分回路・積分回路といった基礎回路を段階的に習得。さらに、それらを応用したフィルタ設計へと発展させていきます。

実習で使用する教材



(使用機器・ソフト等)

直流電源 オシロスコープ ファンクションジェネレータ、
ブレッドボード 各種電子部品

1. オペアンプの原理・特性
2. 電源方式
3. 微・積分回路

4. 二次のフィルタ設計
5. 正規化を利用したフィルタ回路

日程: 9/3(木),4(金) 9:15～16:00

受講料: 11,000円

コース番号: E102A

持ち物: 筆記用具

ポリテクセンター兵庫 (<https://www3.jeed.go.jp/hyogo/poly/contents/holding/index.html>)
〒661-0045 尼崎市武庫豊町3丁目1番50号、TEL 06-6431-7277

【お申し込み方法】

エクセル書式の申し込みフォームをご利用の上、下記アドレスまでご送付ください。

hyogo-poly03@jeed.go.jp (上記URLに申し込みフォーム有ります。)

その他 ご要望もお伺いしますので、気軽にお声がけ頂けますと幸いです。