

実習で学ぶパワーエレクトロニクス回路

～MOS－FETスイッチング技術を用いた電力制御回路の設計手法を習得するコース～

受講対象者

電子機器の回路設計・開発・製造・メンテナンス等に従事する技能・技術者の方

講習内容等

パワーエレクトロニクス回路の基本とMOS－FETスイッチング回路の動作特性を理解し、チョッパ方式による電力制御の原理と電力制御回路の設計に必要な知識と技能を習得します。

電源回路やモータ駆動回路への応用ができます。

- ・電力制御回路の低損失化とスイッチング技術
- ・MOS－FET基本スイッチング回路
- ・スイッチング損失とアーム間短絡
- ・デッドタイム設定回路
- ・降圧チョッパ回路と昇圧チョッパ回路



講師

ポリテクセンター千葉

【使用機器等】

テスタ（回路計）、オシロスコープ、ファンクション・ジェネレータ、直流安定化電源等

【持参品】

筆記用具

コース番号

日 程

E1601

平成 29 年 12 月 13 日（水）、14 日（木）

日 数

時 間

定 員

受 講 料

2日間(12時間)

10:00～16:45（6時間／日）

10 名

10,000 円（税込）