

オペアンプ回路の設計・評価技術

概要

アナログ回路設計の生産性の向上をめざして、効率化、適正化、最適化（改善）に向けたシミュレーションや計測結果による検証を通して、オペアンプ回路の設計技術とその評価技術を習得します。

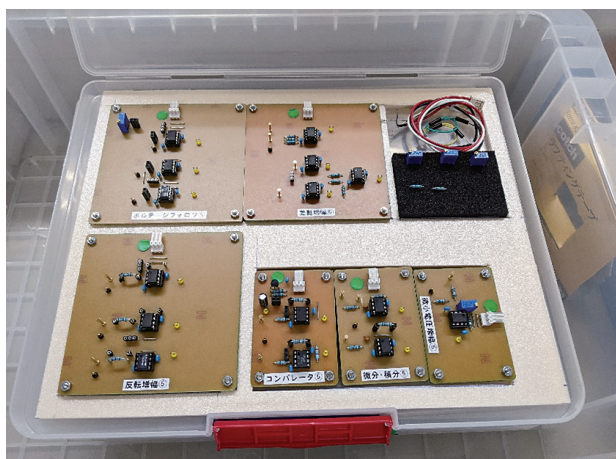
対象者

電子機器の回路設計・開発に従事する技能・技術者等であって、指導的・中核的な役割を担う者又はその候補者

コース番号	日 程	時 間	日数	総時間	定 員	受講料(税込)
4D032	9/11(水)、9/12(木)	9:00~16:00	2日	12H	10人	10,500円

内 容

- コース概要及び留意事項
 - コースの目的
 - 専門的能力の現状確認
 - 安全上の留意事項
- オペアンプの知識
 - オペアンプの動作モデル
 - オペアンプの動作
 - 各種増幅回路への応用
- オペアンプ利用回路の知識
 - 動作原理
 - 部品役割
 - 入出力特性
- オペアンプ利用回路の設計方法
 - 設計手順
 - 設計コンセプト
 - 設計のポイント
 - シミュレーション
- オペアンプ回路の設計・評価実習
 - 回路設計
 - 回路製作
 - 動作確認と特性の測定
 - レビュー(評価)
- まとめ
 - 実習の全体的な講評及び確認・評価



実習用教材

使用機器

各種測定機器、実習用基板、パソコン、回路シミュレータ(LTspice)

使用テキスト

自作テキスト

受講者持参品

筆記用具、軽作業ができる服装

講 師

北陸職業能力開発大学校 講師

ステップアップ

P.42

能開大 NEW

センサ回路の設計技術

P.43

能開大 NEW

マイコン制御システム
開発技術

P.44

能開大 NEW

マイコンによるDCプラ
シ付きモータ制御技術

P.45

能開大

プリント基板設計技術

受講者の声

受講者の声はありません。

事業主の声

事業主の声はありません。